

سيرة ذاتية



الاسم رباعي: الوليد الزروق المهدي الشريف المؤهل العلمي: دكتوراه هندسه إلكترونيه وكهربيه
التخصص الأكاديمي: حاسوب(هندسه إلكترونيات) بلد الحصول علي المؤهل: ماليزيا.

سنة الحصول على المؤهل :- ٢٠١٦. الجامعة : UKM

الكلية: — كلية العلوم الهندسة و التقنية القسم العلمي: — قسم الهندسة الكهربية والإلكترونية.

الدرجة العلمية: محاضر رقم الهاتف. 092-6223664.

اللغات التي تجيدها: -العربيه والإنجليزية بالإضافة الى اللغة الروسية

مهارات استخدام الكمبيوتر: جيد جدا

البريد الإلكتروني: — alw.alsharef@sebhau.edu.ly

المؤهلات العلمية:

الدرجة العلمية	اسم الجهة العلمية المانحة للدرجة	السنة	مجال التخصص
بكالوريوس هندسه الإلكترونية	كلية العلوم الهندسة و التقنية (جامعة سبها)	١٩٩٧	هندسه حاسوب
ماجستير هندسه الإلكترونية	الجامعة الحكومية البلاروسية	٢٠٠٥	هندسه معالجات دقيقة
دكتوراه هندسه إلكترونيه وكهربيه	الجامعة الوطنية الماليزية-UKM	٢٠١٦	هندسه تحكم

الخبرة العملية:

من سنة	إلى سنة	المكان	طبيعة العمل
١٩٩٨	٢٠٠٢	مركز البحوث (طرابلس)	باحث
٢٠٠٦	٢٠٠٨	كلية العلوم الهندسة و التقنية (جامعة سبها)	مساعد محاضر
٢٠١٦	٢٠٢٠	كلية العلوم الهندسة و التقنية (جامعة سبها)	محاضر

المنشورات العلمية:

أولا : الكتب

• لا يوجد

ثانيا: الأوراق البحثية

- 1) Alsharef, A. A., et al. "A high speed and Low power voltage controlled ring oscillator for phase locked loop circuits . "Micro and Nanoelectronics (RSM), 2011 IEEE Regional Symposium on IEEE, 2011.
- 2) Alsharef, A. A., MAMohd Ali , and HilmiSanusi."Direct Digital frequency synthesizer simulation and design by means of quartus-ModelSim. "Journal of Applied Sciences 12.20 (2012):2172-2177.
- 3) Alsharef, A. A., MAMohd Ali , and HilmiSanusi."Direct Digital frequency synthesizer design and implementation on FPGA" Research Journal of Applied Sciences 7.8 (2012) : 387-390.
- 4) Design of 24 Pulses DVR for Voltage Improvement Using Two Vector Control Strategies. In: *International Conference on technical Sciences (ICST2019)*. 2019

Almathnani, A., Lesewed, A., Alsharef, A. A., & Alakshi, J. (2021). التحكم لـ 48 نبضة في مستعيد الجهد الديناميكي لتقليل التشوه الكلي للتوافقيات $\beta\alpha$ وتعديل متجهين باستخدام $\beta\alpha$. باستخدام المرشح الفعال. *Journal of Pure & Applied Sciences*, 20(2), 36-40.

ISO 690

- 5) Al-Mathnani, A. O., Lesewed, A., Ali, R. A., & Alsharef, A. A. (2021, May). Control of 48-Pulse Dynamic Voltage Restorer Using Tow Continuous Vector Controller. In *2021 IEEE 1st International Maghreb Meeting of the Conference on Sciences and Techniques of Automatic Control and Computer Engineering MI-STA* (pp. 86-91). IEEE.

الاهتمامات البحثية:

Digital System Design with FPGA

Digital Phase locked loop Design

النشاطات البحثية:

النشاطات البحثية مستمرة في مجال تحسين القدرة الكهربائية (Power Quality)

المقررات الدراسية:

A microprocessor system- ١

Programming in C++-٢

Electronics circuit and Design-٣

Digital Circuit Design-٤

Digital system Design .-٥

المهام الإدارية:

• ..منسق الدراسات العليا من الفترة 2016 الى 2018

• منسق البحث العلمي من الفترة ٢٠١٩ الى ٢٠٢٠

الأعمال تحت الانجاز:

لا يوجد